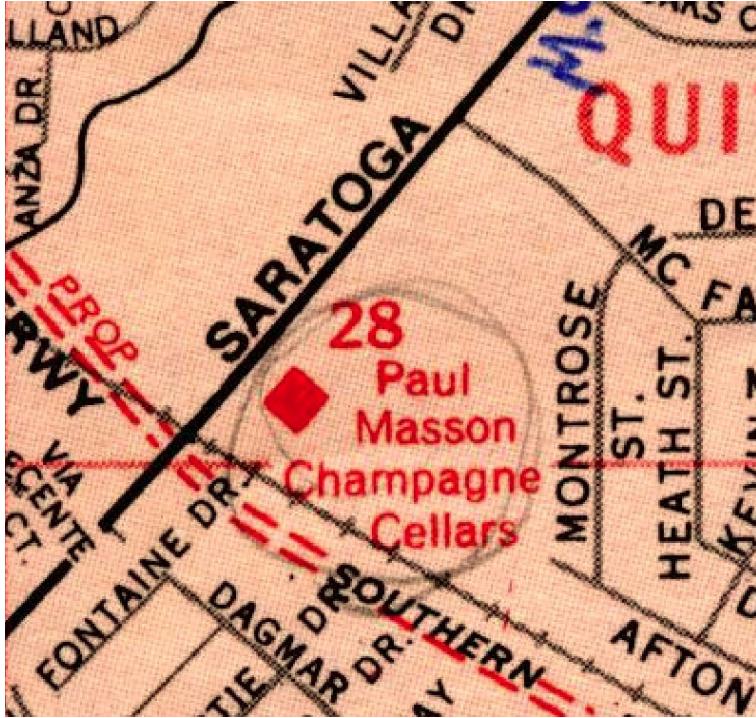
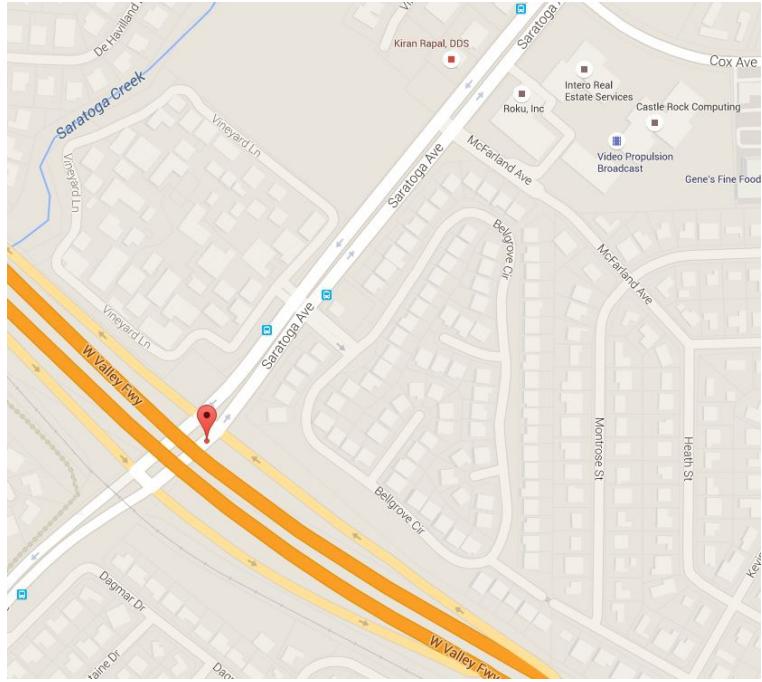




Visited Paul Masson Vineyards at 13150 Saratoga Avenue, Saratoga, California 95070 where is now northeast corner of Saratoga avenue & [State Route 85](#) newly constructed after our visit in 1976. The Paul Masson had been closed and the estate has changed to residential area (over 150 homes) as well as a portion of State Route 85 at this time. (photoed 6/19/1976 (Sat) morning)



Old map I bought at San Jose airport (issued in 1975)



Present (2015)

The State Route 85 was under PROP (Proposition) as of 1976 (see left map) and physically opened in 1994. Southern portion of Paul Masson Vineyards was occupied by SR-85 (see right map).



Mr. Shigeo Tachibana, NEC America Sunnyvale at 505 W. Olive Avenue, Suite 310, Sunnyvale, California who went together to Olivetti Harrisburg, PA. This rental office building still exists at just north next to [Sunnyvale public library](#).

(photoed 6/19/1976 (Sat) afternoon)

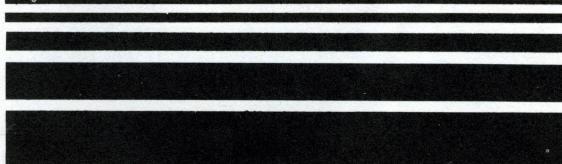
OWNER'S MANUAL
MODEL NO. C-100

THE GAME THAT'S SWEEPING THE
COUNTRY. PLUGS INTO YOUR OWN
TV SET. COLOR! SOUND! ACTION!



PONG
TM

FOR YOUR HOME TV



Atari, Inc.
Consumer Division
1195 Borregas Avenue, Sunnyvale, CA 94086

I purchased Atari's Pong, the first generation of television ball game machine, at [Montgomery Ward](#) at Sunnyvale town center which bankrupted in 2000. This event triggered the development of NEC single-chip television game processor LSI, μ PD777, in which I was involved starting 4/1977 until 4/1978.

Because the frequency of VHF (Very High Frequency) television channel 3 & 4 was different between US and Japan, I had to calibrate the frequency to get the right game screen on television set opening the lid in Japan.

I also bought two others in US.

- (1) Texas Instrument's digital watch which displays four digits plus colon using red LED (Light Emission Diode).
- (2) Analog clock which counts the number of sine waves of 120V AC (Alternate Current).

The analog clock also got a problem working in Japan because the AC frequency is different between US (60Hz) and eastern Japan including Tokyo (50Hz). I gifted it to my cousin who was living in western Japan in which AC frequency was 60Hz as a souvenir of my US visit. Facing with incompatibility in various fields occurred between US and Japan was usual even in 1970's.

The TI digital watch was replaced by Seiko digital chronometer which price tag was 45,000 yen in 1978.



Lecturing entire design of μ PD1205 at Olivetti Harrisburg (from 6/21/1976 (Mon) – 6/25/1976 (Fri))
An old generation desk-top calculator with dot matrix printer is running (center) for functional verification

Olivetti Harrisburg utilized [Rockwell PPS-4 chipset](#) to manufacture their desk-top calculator with display, keyboard & Olivetti's dot matrix impact printer. However, the speed was slow and the cost was too high. Olivetti requested NEC to develop single-chip solution for their desk-top calculator because NEC had already developed μ PD1201, 12 digit 1 memory with display & printer control unit LSI, and its derivatives, μ PD1202 & μ PD1203 in 1975. They were already under mass-production. I designed all the three products (logic/mask layout, computer simulation, LSI test, evaluation, etc.) as a leading engineer.

One single μ PD1205 solution replaced Rockwell's multiple chip-set solution that needed to assemble PPS-4 4 bit microprocessor, program ROM (Read Only Memory), data RAM (Random Access Memory), a printer controller, a clock generator, an interval timer, a keyboard controller, etc. Significant cost reduction was achieved by adopting μ PD1205 for Olivetti.

μ PD1205 was designed based upon the design architecture of μ PD1201 updating and expanding the functions. Therefore, the design completed in a shorter time compared to brand-new design from scratch.

I lectured the details of both hardware and software design of μ PD1205 along with the functional specification discussion to/with Mr. S. Zaidi, a Pakistani design engineer of Olivetti Harrisburg, in face-to-face manner.

The μ PD1205 became the first logic LSI (except memory LSIs) exported from Japan and opened the door to viable semiconductor business in Japan for 1980's.

The μ PD7220, GDC (Graphics Display Controller), I designed became also the first logic LSI designed in Japan that [Intel consented the second sourcing](#) in 1982 under the mutual technology exchange contract ratified between NEC and Intel in 1977.

Year of 1976 was a bicentennial anniversary year. I visited USA just before the independence day (July the fourth). When I stayed at hotel in Boston, MA, TV stations had been broadcasting a video of a sail boat anchored in Plymouth harbor, south of Boston, for a long time. It was a sort of imitation Mayflower.

I was in USA at such a historical moment, 49 years ago from this year (2025).

USA minted the [bicentennial coins](#) in 1976.

Next year is 2026 which is called a semiquincentennial anniversary year. Will semiquincentennial coins be minted?



In front of Olivetti Harrisburg, 2800 Valley Road, Harrisburg, PA (photoed on 6/24/1976 (Thu))

Olivetti handed me two Olivetti's dot matrix impact printers along with roll papers for evaluation on breadboard and samples in NEC. Invoice issued by Olivetti which certified the free samples exempted the custom duty at Haneda airport.

The rent-a-car (left) looks antique automobile but it had to be a brand-new model in 1976.

Mr. Zaidi typed three sets of three pages memorandum (next three pages), one for Olivetti and the others for NEC & NEC America, as mutual discussion agreement of the specification updates. We made a signature on them just before I left Olivetti.



Magnify the chart to see the details. In 1976, JPY-USD exchange rate was around 300 yen/dollar.

Memorandum of Meetings Between Olivetti and N.E.C. Regarding
Olivetti XC1105 Program - June 21, 1976 through June 25, 1976

PERSONNEL PRESENT

<u>N.E.C.</u>	<u>OLIVETTI</u>
Mr. Tetsuji Oguchi	Mr. C. Erickson
Mr. Shigeo Tachibana	Mr. S. Zaidi

During this period of time, detailed flow charts of XC1105 machine were reviewed. Following adjustments and clarifications to the specifications are made.

I. PARAMETRIC ROUNDING

1. Capacity of Parametric Round Register will be increased to 8 digits, exponent and sign.
2. In Float Mode no parametric rounding will be performed.
3. In percent calculations, accumulations to the Totalizer 3 will be performed after percent result is rounded parametrically or non-parametrically.

II. TIME/CALENDAR MODE

1. No error condition will be detected if more than 24 hours are entered.
2. In Time Mode, results will be automatically accumulated in Totalizer 3.

3. In Time or Calendar Mode, Totalizer 1 and Totalizer 2 will be used for calculations. Therefore, previous contents of Totalizer 1 and Totalizer 2 will be destroyed.
4. In Time or Calendar Mode, Program Switch is ignored. (by-passed)
5. In Time or Calendar Mode, if an error condition occurs during the calculations, contents of all registers will be cleared except the Constant Register (Y) and the Totalizer 3.
6. In Calendar Mode, the numeric designation for day of the week will be printed in Column 1.

III. PROGRAM MODE

1. In Program Write Mode, all function keys will generate a print out regardless of the position of Print/No Print Switch.

IV. TOUCH OPERATION

1. After Clear All function is performed, Touch Enable Flag will be reset by either numeric entry or two depressions of any two function keys.

V. MISCELLANEOUS

1. In Numeric Entry Mode CE/CA Key will always clear the error condition and the Entry Register. After a function key depression, CE/CA key will clear the error condition only.
2. N.E.C. will make an effort to print the totalizer identification number in Column 1 with the print outs of Item Count Values.
3. Clear All Symbol will be changed to 'C'.
4. Minimum decimal alignment of constant data is not required.
5. In Delta and Gross Margin Mode, Δ key will perform the same function as Σ key.
6. Item averaging result print outs will print symbols 'AM' instead of symbols 'ME'.

7. The previously selected totalizer address will be changed only by **[+]** **[-]** **[S]** and **[T]** keys.

VI. ELECTRICAL AND HARDWARE

1. Keyboard Layout - Slide Switches:

Olivetti would like to have the Slide Switches as they were shown in Olivetti Specifications.

2. On-Chip Resistors:

Olivetti's preliminary tests show the values (180K ohms \pm 50% and 120K ohms \pm 50%) will give good results with the display. Olivetti will further test these values.

3. Ratings and Operating Conditions:

All rating and operating conditions presented by N.E.C. seem good except the operating temperature range. Olivetti would prefer 70°C since Olivetti machines are warranted to 45°C with 15° to 20° rise anticipated inside the casing.

4. Oscillator Waveform:

N.E.C. will provide Olivetti with final tolerances acceptable to N.E.C. in order for Olivetti to perform a proper evaluation.

OLIVETTI

S. Zaidi

N.E.C.

T. Oguchi



With Mr. Toshio Kurosawa, NEC America (Photoed on 6/26/1976 (Sat))

Mr. Tachibana left Olivetti on 6/24/1976 (Thu) and flied to Lexington near Boston, Massachusetts, where Mr. Toshio Kurosawa was working for NEC electronic components US marketing. I left Harrisburg on 6/25/1976 (Fri) after having dinner with Mr. Zaidi and his wife at restaurant. Mr. Kurosawa picked me up at Boston airport.

Next day (6/26/1976 (Sat)), we went to golf course and enjoyed playing/walking there.

Mr. Kurosawa authored four pages "Tales of the Past; Challenge to US Market" (attached at last four pages) where he introduced his marketing effort & experience in US. He left US in two months after we met here. His stay in US was four years (8/1972 - 8/1976). He was one of pioneers who contributed Japanese semiconductor products' export to US.

NEC TOKYO 16 JUL 1976

==== 0842364 OLIVETTI HBG USA ===

TO: MR. S.ZAIZI (OLIVETTI HBG)

CC: MR. C.ERICKSON (OLIVETTI HBG)

MR. S.TACHIBANA (NECAM SUVL)

MR. K.YAWATA (H-4474)

FM: T.OGUCHI (K-2486)

RE: DETAILED EXPLANATION

OUR DETAILED EXPLANATION FOR YOUR TELEX IS AS FOLLOWS :

1. ITEM 4-1: IF WE DESIGN THAT ALL FUNCTION KEY CODE EXCEPT +1,+2,-2,S2,T2 IS STORED TO LOWER 2 DIGITS OF ROUND REGISTER, PROGRAM STEPS REGARDING DIVISION OF KEY SEEM TO BE DECREASED. BUT STEPS FOR SYMBOL PRINT BECOME TO BE LARGE. THEREFORE, WE THINK IT IS BETTER TO RETURN PREVIOUS SPEC.

IN FINE: AFTER CLEAR ALL FUNCTION, TOUCH ENABLE FLAG IS RESET BY ALL KEYS EXCEPT TIMES, DIVIDE, EQUAL, PERCENT, DELTA AND GM KEY, AND AFTER CONSECUTIVE TWICE DEPRESSION OF THESE KEYS.

2. ITEM 5-7: AT FIRST I WILL EXPLAIN REGARDING PROGRESS OF ITEM 5-7.

YOU TOLD ME AS FOLLOWS. FLAG SET UP AFTER SUBTOTAL OR TOTAL KEY IS NOT REQUIRED. AND IT IS OK TO BE ALWAYS PERFORMED ITEM AVERAGING AFTER CNT DOUBLE DEPRESSION REGARDLESS PREVIOUS KEY CONDITION. AND THEN I RECEIVED YOUR REQUEST AS ITEM 5-7 FOR THE PURPOSE OF DECREASING PROGRAM STEPS.

(4 STEPS CAN BE DECRESED AS YOU KNOW.)

AS A RESULT OF OUR SCRUTINY, AFTER ALL SPEC JUST AS MARCH, 24. IS BETTER. AND WE HAVE BEEN ABLE TO REALIZE PREVIOUS SPEC BY REFINEMENT OF SOFTWARE WITHOUT INCREASING STEPS.

3. MISCELLANIOUS-1 (IN OUR TELEX): O.C.A. AND N.E.C. AGREED THAT LSI HAVE 8 REGISTERS AND 1600 PROGRAM STEPS IN MARCH. THEREFORE, WE DESIGNED BASICALLY SOFTWARE USED ONLY 8 REGISTERS AS OUTERNAL ASPECTS.

I HEARD YOUR IDEA IN HARRISBURG. IF WE USE ONLY 8 REGISTERS AND DESIGN, EVERY DATA IS STORED AS FOLLOWS. CONSTANT-Y. ADD-ON DATA-Z.

PERCENT RESULT-X. ACCUMULATOR-T3. (UNUSABLE-W.)

IN THESE STATUS, IF WE PERFORM ACCUMULATION, WE CANNOT MAINTAIN THE PREVIOUS CONTENTS OF TOTALIZER AND ALSO DO NOT TO MAKE DIGIT-FALL. WE THINK OUR SPEC REGARDING PERCENT CALCULATION IS BETTER THAN AFOREMENTIONED ONE. (THE CASE OF USING 8 REGISTERS.) IN OUR SPEC, DIGIT-FALL OCCURS ONLY AS YOU KNOW.

4. WE HAVE VERIFIED ALL YOUR INTERPRETATIONS EXCEPT ITEM 4-1.

5. PLEASE CONFIRM ALL ITEMS.

REGARDS.

Telex sent to Olivetti Harrisburg on 7/16/1976

FAX (facsimile) and email through Internet were not available in 1976. International telephone call was expensive due to undersea cable connection (no satellite communication) and inefficient time-wise. Therefore, Telex was commonly used for international communications at that moment. The Telex number was printed on business card instead of email address unlike today.

By using teletypewriter, typist types texts on hand-written manuscript by keyboard printing them on paper (above) by printer and makes paper tape by paper tape puncher sprockets. Then, the telex message was transmitted by activating paper tape reader.

LSI testers like MH134, MH152, and MH200 were all connected to Teletype Model 33 ASRs at that time as primary man-machine interface. I handled the Model 33 when using LSI testers. LSI test program was read into LSI tester through the paper tape reader because it had less texts and the tape length was short. LSI test vectors were also stored on paper tape which length became much longer than the test program tape. Then, high speed tape reader replaced the tape reader attached on Model 33 ASR. The communication line speed was so slow, 110 baud capable to transmit only 10 texts per second.

〜半導体〜

今昔物語

〜海外編〜

米国市場への挑戦(前編)

黒澤 敏夫 氏

はじめに

私がNECへ入社したのは1959年8月で、それまでは原子力関連の研究に従事していた。しかし学生時代から半導体を志していたのでその夢捨てきれず途中入社となった。以後トランジスタ、ICと一緒に最先端デバイスの開発に携わってきた。ところが72年8月ハニウェル社へのICの売り込み計画が打ち出され、私が米国ボストンに駐在してその任にあたることになった。まさに180度の方向転換で、同年11月にボストンへ赴任、以来76年8月まで米国の半導体市場開拓にあたり、MOSメモリ輸出の先鞭をつけた。ここにあらためて当時の状況をふりかえってみることとする

1. ASTOデリケーション

NECのコンピュータ部門は60年代初め頃からハニウェル社のコンピュータ部門と技術提携関係にあった。71年にそのハニウェルの先端技術の開発を担当しているASTO(Advanced Systems & Technology Operation)の技術者教名がNECを訪れた。この時同社の新しいコンピュータ・システム(NPL)の計画について説明があった。このNPLでは従来のシステム(CPL)で使用していた独自の規格のTTLを変更して、標準の74Hシリーズを使用するので、現在は売手市場でもありこれを機会にNECもTTLを売り込んだらよいということであった。ただしこのNPLには500 mW、50 nsの256ビット・メモリが絶対必要なので、是非作って欲しいということであった。またこれとは別に新しいアセンブリの方式としてTAB(Tape Automated Bonding)チップの採用、およびウェーハ・スケール・インテグレーション、つまりウェーハ1枚で全システムを構成することを検討しているので、これらについても協力して欲しいということであった。さすがに後者についてはまだそのような段階に至っていないのでとりあげないことにしたが、TABについては社内からも要求があり、TTLメモリと



黒澤 敏夫 氏

共に開発に着手することにした。実はこれまでにビーム・リードの技術が確立されていたので、TABに関しては比較的容易と考えられた。

従来は特許料や技術提携費等、一方的に外国に支出するだけであったが、このハニウェルからのすすめがきっかけとなり、ICの輸出により逆に国外から収入を得ようという決断が上層部によって下され、私がボストンに駐在しTTLを売り込むことになった。当時は集積回路事業部第一回路技術部長代理の職にあった。

2. NECAM出向

72年11月、当面出張の形で赴任し、ボストン郊外のバーリントンにあるコンピュータ関連のリエーゾン・オフィスNECSYL(NEC Systems Lab.)の一室を借りて事務所をかまえた。

着任した当日、前年來日してICの売り込みをすすめたハニウェルのライセンス担当者に挨拶を行ったところ、ちょうどその夜技術者達の集まるパーティがあるから出席するようにとのことで、あらためて会場へ出掛けた。そこでいきなり皆に紹介され、一言挨拶をというので突然のことで多少あわてたが、「今までには我々はアメリカに対し特許料や技術使用料等お金を払うばかりであった。これからは我々のICを売り込んで大いに金もうけをしたい。そのために私はここへやって来た」というようなえらそうなことを数十名の前でしゃべってしまった。驚いたことにこれがやんやの拍手喝采を浴びた。

ハニウェルのコンピュータ工場は主力がボストン(BCO)とフェニックス(PCO)で、他にも周辺機器関連の工場があったが、とりあえずNPL用のTTLを売り込むためBCO主体に考え、技術部門と折衝を重ね規格を確認し、いくつかのグループに分けて認定試験を依頼した。

実は米国へ来て驚いたことはNECの技術は世界でもトップレベルであるということであった。73年1月に256ビットのTTLメモリのサンプルを提出したところ、30 nsというスピードで驚異の目を見張らせた。NPL用に50 nsを予定していたが、これを満足するメーカーは他になかったようであった。ただ残念なことにハニウェルの規格は出力がオープン・コレクタで、これを確かめずに新しいタイプのトライ・ステートにしてしまったことである。直ちにNECへ変更を求めた。またある時ICの受入検査担当の係長と話をする機会があったが、2~3%返品ということを聞いて桁違いの不良率に驚いた。それ程厳しいのだと言いたかったのか知らない。またMOSのDRAMは、1 KビットのPチャネルで、メーカーはインテル他3社だけ、NチャネルはNEC以外になかった。そこでDEC等近郊のコンピュータ・メーカーにも

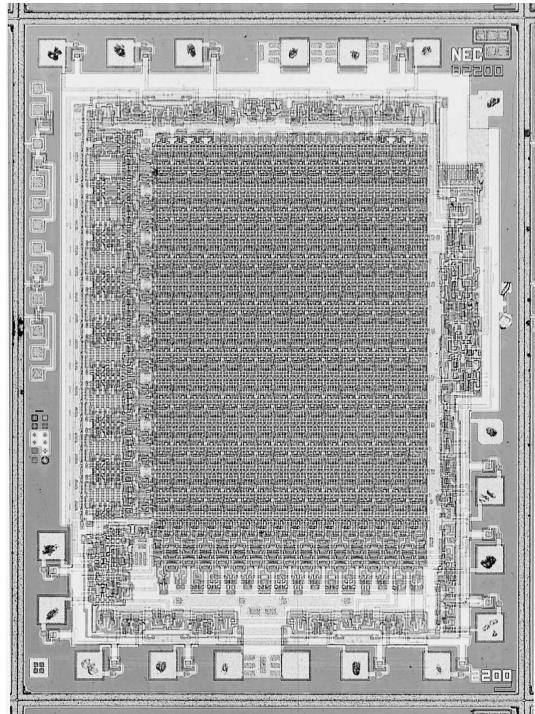
売込みを試みたところ、高性能、高品質は一応理解されたようであったが、セカンドソースがないためか、あるいは無名の海外メーカーからの輸入に不安を感じたのか、結局は実を結ばなかった。

73年4月からNECAM(NEC America, Inc.)出向となり、電子部品グループのジェネラル・マネジャーに任命された。グループのメンバーはニューヨーク本社に3名、ロスアンゼルス支社に1名で、半導体、タンタル・コンデンサ、PDP、リレー等を扱っていたが、半導体に関してそれまで必ずしも積極的に市場を開拓しようという意向はなかった。妙な恰好であるがボストンにはジェネラル・マネジャーがただ一人で、この時は家族も日本から呼び寄せレキシントンに居をかまえた。その後NECSYLのオフィスも同じレキシントンに移った。

この頃はBCOの技術部門、購買部門との人間関係も非常によくなっていたが、運悪くオイルショックの影響により技術者がつぎつぎとやめたりして認定試験も遅々として進まず、NPL計画そのものも5月に大幅に変更になってしまった。この頃TTLのゲート類は大口の場合12セント(当時1ドル300円程度)位、メモリはバイポーラ、MOSとも10ドル位であった。従って運賃、保険、関税等を考慮するとTTLロジックでは赤字は目に見えているので、売込みをメモリにしほった方がよいのではないかとNECに提案していた。ところが73年11月に74年末までに30万個、75年3月までに30万個発注するという知らせが入り、その第1弾として13品種5万個のオーダーが74年2月に入った。しかし1万5千個出荷しただけで残りはNECAMの在庫になってしまった。逆にBCO在庫のICをNEC用に買いとってくれないかという話まで出て来た。オイルショックの影響は予想外に厳しかった。

73年後半からハニウェルのコンピュータ・ビジネスの主体は、BCOからPCOへと完全に移ってしまった。PCOはもともとGEのコンピュータ部門をハニウェルが吸収したもので、BCOとは異なるGCOSと称するソフトウェアを使用していた。これが意外と評判がよくオイルショックの影響はあまり受けていなかった。この頃からPCOへの訪問が頻繁になって来た。またロスアンゼルス近郊のNPCという会社への民生用トランジスタの出荷が本格的になって来たこともあり、終に74年半ば頃から、一週おきに東部のボストン、ニューヨーク地区と、西部のフェニックス、ロスアンゼルス地区を往復するようになった。

PCOではTTLについては新しいベンダーを探す意志はないということであったが、256ビット・メモリについては別であった。スピードは80 nsのものを使用しており、出力はやはりオープン・コレクタであるが、ト



μPB2200 256ビットTTLメモリ

ライ・ステートも使用可能なように設計変更中とのことであった。しかし結局この変更は行われなかった。74年7月にオープン・コレクタのサンプルが漸く届き、早速PCOへ持込んだところスピード、パワーとも申し分なく、担当技術者も驚く程であった。75年1月に認定試験完了、すばらしいという評価を得たので早速バイヤーにかけたが、6月までの発注は完了しており今更変更は不可能で、NECは100万ドル損したと言われた。どうやら他のベンダーは性能もはるかに劣り、供給も必ずしも順調ではなかったようであった。

74年のISSCCでNEC真弓らにより25 nsの1 KビットTTLメモリが発表され、大変な反響を呼んだ。PCOからは前年から256ビットのTAB CMLメモリの要求があり、このためTTLメモリの回路変更が遅れてしまったが、この発表後早速1 KビットのTAB CMLメモリの開発依頼があった。これはNPLの最上位機種に是非とも必要で、作れるのはNEC以外にないということで大きな期待を寄せられた。かくしてTAB CMLメモリについてはとれども、76年1~3月までの256ビット1万5千個、1 Kビット5千個を75年11月に受注することになった。価格はそれぞれ1個何と21.6ドルおよび84ドルという驚異的な値であった。結局75年度のバイポーラ・メモリの売上は、このPCO向けのCMLメモリだけで、2億円をわずかに上回る程度に終った。

(次号へ続く)

~半導体~

今昔物語

~海外編~

米国市場への挑戦(後編)

黒澤 敏夫 氏

(前号より続き)

一方1 KビットNMOS DRAMについては、73年10月頃BCOでミニコンに使用することを検討中との情報を得たが、BCOの状況は益々悪化し結局これも実現しなかった。しかしMOSメモリについてはこの頃から世の中が一変しPMOSからNMOSへと一斉に変わりつつあった。74年にはいって4 KビットNMOS DRAMの開発がにわかにクローズアップされ、業界紙も競馬にたとえて市場一番乗りはどのメーカーかと煽りたてていた。当時PCOではインテルの1 KビットDRAM 1103を使用していたが、75年頃からNMOSの4 Kビットに切り換えるという計画であった。実は73年2月にNMOSの4 K DRAMの暫定規格をハニウェルに提出していたが、ようやく我々の主張が認められるようになったとひそかに悦に入っていた。その後インテルがTIと22ピンDIPで規格を合わせ、NECもこれを採用した。一方モステクがアドレス多重の16ピンを打ち出し、フェアチャイルドがセカンドソースとなり、22ピンか16ピンかでユーザ側で意見が分かれたが、まずはインテル側の22ピンに大勢が傾いた。

74年なかば頃から各社サンプルを出し始めていたが、いずれも使いものにはならない状態のようであった。NECは遅いとPCOの技術者やバイヤーからよく言われていたが、11月に入ってすぐ最初のサンプルを出したところ、その高性能、高品質により驚異の目を見張らせた。220 nsという高速で、電源変動に対しても安定で動作範囲が広く、他社とは比較にならなかったようであった。どうやら他社製品はスピードが遅かったり、ケースに触れない程パワーが大きかったりというような状態であったらしい。この4 K DRAM μPD 408はカタログでスピード300 nsとうたっていたので、早速PCO側からカタログ規格はもったいないから変更すべきだと言われた。実は同じようなことをTTLメモリの



黒澤 敏夫 氏

時も言っていた。その後すぐNECより開発担当者を呼び、高速化の計画をPCOへ説明させた。その結果PCOの規格にNECの意見が大幅に取り入れられた。この高速メモリは品名μPD 411で、以前提出した暫定規格にうたった通り150 nsであった。このとき特性評価用サンプルを12月中旬に、認定試験用500個を75年2月に、続いてシステム評価用6,000個を出荷することを約束した。75年1月に6,500個の受注確定、納期は100個が2月15日、残りは6月中旬までに分納ということになった。価格は当初11ドルの予定であったが、インテルが8ドルを提示しているということでこの価格で押し切られてしまった。これがMOSメモリの日本からの輸出第1号であった。これらの評価はPCOだけでなくBCOその他のハニウェル工場でも行われた。しかしNMOS DRAMはユーザ側にとっても初めてのことでの最初の頃は使用条件あるいは測定上の問題等結構トラブルもあったが、その都度担当エンジニアと直接話し合い解決してきた。その結果システム評価3ヶ月の実績は申し分なく、追加オーダー14万個の約束をとりつけた。

PCOでは当初スピード200 nsとしていたが、他社が追随できないためこれを250 nsとゆるめ、その代わり価格も5.4ドルと急激に低下した。このμPD 411はトランジスタ3個でセルを構成する3TCで、チップサイズが大きかった。このため何もわかっていないバイヤー達も、歩留が悪く上半期は月1万個位しか作れないだろうと勝手に想像していた。そこで高歩留の要因を簡単に説明し、当時でも月2万個、9月までには月18万個にすると言って安心させた。なお、その後業界紙等で世界一大きなチップとしてとり上げられ、これがかえってよい宣伝にもなった。その結果75年度のPCOへの4 K DRAMの出荷は67万5千個となった。

3. NECMIC設立

75年5月に新たにマイクロ・コンピュータおよびその周辺のICを全米およびカナダに販売するためNECマイクロ・コンピュータ(NECMIC)という会社がレキシントンに設立された。73年末にNECからNECSYLにマイクロ・コンピュータの販売会社の調査依頼が出されていたが、結局NECSYL副社長等3名の現地人メンバーの申し出によりこの会社が生まれることになった。唯一日本人として私がNECAMと兼務で役員に任命された。設立までの経過については知らされていなかったので、NECAMとの関係が大変気になり統合を考慮したNECAM再編計画をNECへ提案したが、当面新会社の立ち上げに全力をつくすことにした。元NECSYLメンバーの3名はすべて半導体とは無関係だったので、まずセールス・マネジャーと共にマイクロ・コンピュ

ータやメモリ関係の技術者が採用された。また全米をカバーするため要所要所にREPと称する販売代理店と契約し、知名度を上げるために広告宣伝等綿密な計画が立てられた。広いアメリカで市場開拓するにはそれなりの体制が必要で、私も以前からある程度実績が上がったらこのような体制を提案しようと考えていた。

当初NECMICはインテルの8080と互換性のあるμCOM8を主体にマーケティングをはかったが、無名ということもあり、インテルやザイログ等の先発メーカーの間に入って行くのは難しく苦労した。その上いつの間にか、マイクロプログラミングについてインテルの特許侵害の疑いがあるという妙な噂がたち、担当者の努力にもかかわらず実績は上がらなかった。この件は数年後裁判沙汰になり、無実が証明されNECの勝訴となつたが後の祭りであった。

これに対し4 K DRAMはハニウェルでの実績もあり、120 nsというような高速品は他社になく、その高性能高品質が高く評価された。特に増設メモリ用としてナショナルセミコングクタやAMS社等に急激に売上が伸びていった。妙な話であるが、両社ともMOSメモリのメーカーであった。

76年6月に証券会社のメリルリンチ社が4 K DRAMに関する興味あるレポートを出した。内容は「76年の4 K DRAMの生産量は総計28.6百万個で、マーケットシェアはTI25%、インテル20%、モステク19%と推定されるが、驚いたことにNECが12%で4位を占めることが予想される。これは優れた製品とマーケティングの努力の賜である。」ということであった。マイクロ・コンピュータに関して私は経験がなかったので、担当者まか

せで直接ユーザと折衝することはなかったが、メモリについてはハニウェル以外にも、NECMICの担当者と共にIBM、WE等主なコンピュータや通信機メーカに出向いて、直接技術者達と話し合つた。結局このような努力が実を結んだものと思われる。

4. 帰国

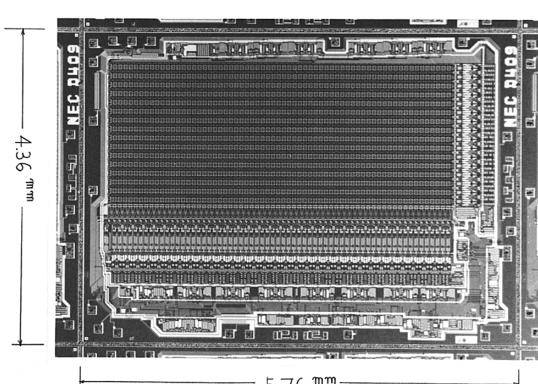
最初ハニウェルへTTLを売り込めということでボストンへ赴任、NECAM出向となつた。BCOで努力してもかかわらず、オイルショックの影響でその成果は皆無に近かつた。しかしこれに代わってPCOで、CMLメモリと共に4 K DRAMで大きな成果が得られ、面目をほどこすことができた。さらにNECMICを通じて全米に販路を拡大、一躍NECの名声を高めることになったのはこの上もない喜びであった。

この間數十回に及ぶ深夜のNECとの電話連絡、あるいは一週おきの東部西部間の往復等いろいろ苦労もあつた。しかし最大の懸案はNECMIC設立によって生じたNECAM電子部品グループとの関係であった。そこで両者の統合を考慮したNECAMの再編を計画したが、結局別の形で実現されることになった。75年10月にシリコンバレーのサンベールに電子部品グループのオフィスを統合、翌年新たにセールス・マネジャーを採用した。これを機会に実質的に彼にまかせることとし、高校2年、中学3年の子供の教育問題もあるので76年8月にNECへ復帰させてもらうことにした。

おわりに

7年末から76年半ばまで約4年間、初めての経験であるマーケティングの仕事を、しかも先進国の米国で体験し、MOSメモリ輸出の先鞭をつけた。この間74年および75年にISSCCの論文審査委員もつとめた。この学会ではオリジナリティが最も重要視されていたが、この点に関し日本人はもう少し強く打ち出してもよいのではないかと感じられる。我々の米国市場開拓の成果もこのオリジナリティの主張が一つの要因であると考えられる。76年頃から日本の半導体メモリが米国の学会でも高く評価されるようになり、IEEEからNEC大内常務宛に、"COMPCON77" における特別招待講演の要請があつた。実際の講演は推薦されて私が行った。かくして80年代終わり頃からNECは半導体世界一の座を占めるようになったが、米国の市場開拓もその要因の一つと考えられ、直接これにかかわつた私としては大いに誇りに感ずる次第である。これはひとえに上司の決断と多くのよき協力者によるもので、あらためてここに感謝の意を表したい。

μPD 411 D CHIP



NMOS 4 K DRAM μPD 411